

**ДЕРЖАВНИЙ ВИЩИЙ НАВЧАЛЬНИЙ ЗАКЛАД
“УЖГОРОДСЬКИЙ НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ”
ІНЖЕНЕРНО-ТЕХНІЧНИЙ ФАКУЛЬТЕТ
КАФЕДРА КОМП'ЮТЕРНИХ СИСТЕМ ТА МЕРЕЖ**

**ЗАТВЕРДЖУЮ**
Декан інженерно-технічного
факультету
доц. Йолана ГОЛИК
“ 30 ” червня 2025 р.

РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

КОМП'ЮТЕРНА ЛОГІКА

**Рівень вищої освіти – перший (бакалаврський)
Галузь знань – 12 Інформаційні технології
Спеціальність – 123 Комп'ютерна інженерія
Освітня програма – “Комп'ютерні системи та мережі”
Статус дисципліни – обов'язкова
Мова навчання – українська**

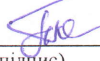
Ужгород 2025

Робоча програма навчальної дисципліни «Комп'ютерна логіка» для здобувачів вищої освіти галузі знань 12 Інформаційні технології спеціальності 123 Комп'ютерна інженерія освітньої програми «Комп'ютерні системи та мережі». – 23с.

Розробники: Тютюнникова Г.С., старший викладач кафедри комп'ютерних систем та мереж;
Гедеон Г.О., старший викладач кафедри комп'ютерних систем та мереж.

Робочу програму розглянуто та затверджено на засіданні кафедри комп'ютерних систем та мереж

протокол № 13 від «25» червня 2025 р

Завідувач кафедри  доц. Петро ГОРВАТ
(підпис) (прізвище та ініціали)

Схвалено науково-методичною комісією інженерно-технічного факультету

протокол № 6 від «27» червня 2025 р.

Голова науково-методичної комісії  Володимир ЦИГИКА
(підпис) (прізвище та ініціали)

1. ОПИС НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Найменування показників	Розподіл годин за навчальним планом	
	денна форма навчання	
Кількість кредитів ЄКТС – 8,5	Рік підготовки:	
Загальна кількість годин – 255	2-й	
Кількість модулів – 4	Семестр	
	3-й	4-й
Тижневих годин для денної форми навчання: аудиторних – 3,7 / 2,9 год самостійної роботи студента – 3,8 / 3,1 год	Лекції	
	30 год	24 год
	Практичні	
	18 год	–
Вид підсумкового контролю: екзамен, екзамен	Лабораторні	
	18 год	20 год
Форма підсумкового контролю: усна	Самостійна робота	
	69 год	46 год
	Індивідуальна робота	
	–	Курсова робота 30 год

2. МЕТА ТА ЗАВДАННЯ НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Метою викладання дисципліни «Комп'ютерна логіка» є вивчення методів подання чисел в ЕОМ, алгоритмів виконання основних арифметичних та логічних операцій з числами в різних системах числення, основ математичної логіки, аналізу та синтезу цифрових операційних та керуючих автоматів.

Вивчення дисципліни «Комп'ютерна логіка» дає студентам необхідну теоретичну і практичну підготовку для того, щоб вміти розробляти і аналізувати алгоритми переробки дискретної інформації складних процесів, складати структурні схеми комбінаційних логічних схем та автоматів з пам'яттю, ефективно розв'язувати практичні задачі з комп'ютерної логіки з використанням ЕОМ.

Відповідно до освітньої програми, вивчення дисципліни сприяє формуванню у здобувачів вищої освіти таких компетентностей:

- інтегральна (здатність розв'язувати складні спеціалізовані задачі та практичні проблеми під час професійної діяльності у комп'ютерній галузі або навчання, що передбачає застосування теорій та методів комп'ютерної інженерії і характеризується комплексністю та невизначеністю умов);

- загальні (ЗК-1-здатність до абстрактного мислення, аналізу і синтезу; ЗК-3-здатність застосовувати знання у практичних ситуаціях);

- фахові (ФК2-здатність використовувати сучасні методи і мови програмування для розроблення алгоритмічного та програмного забезпечення; ФК11-здатність оформляти отримані робочі результати у вигляді презентацій, науково-технічних звітів; ФК12-здатність ідентифікувати, класифікувати та описувати роботу програмно-технічних засобів, комп'ютерних та кіберфізичних систем, мереж та їхніх компонентів шляхом використання аналітичних методів і методів моделювання; ФК13-здатність вирішувати проблеми у галузі комп'ютерних та інформаційних технологій, визначити обмеження цих технологій; ФК14-здатність проектувати системи та їхні компоненти з урахуванням усіх аспектів їх життєвого циклу та поставленої задачі, включаючи створення, налаштування, експлуатацію, технічне обслуговування та утилізацію; ФК15-здатність аргументувати вибір методів розв'язування спеціалізованих задач, критично оцінювати отримані результати, обґрунтовувати та захищати прийняті рішення).

3. ПЕРЕДУМОВИ ДЛЯ ВИВЧЕННЯ НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Передумовами вивчення навчальної дисципліни «Комп'ютерна логіка» є опанування студентами навчальної дисципліни «Дискретна математика» та дисципліни «Теорія інформації та кодування» освітньої програми «Комп'ютерні системи та мережі».

4. ОЧІКУВАНІ РЕЗУЛЬТАТИ НАВЧАННЯ

Відповідно до освітньої програми «Комп'ютерні системи та мережі», вивчення навчальної дисципліни повинно забезпечити досягнення здобувачами вищої освіти таких програмних результатів навчання (ПРН):

Програмні результати навчання	Шифр ПРН
Знати і розуміти наукові положення, що лежать в основі функціонування комп'ютерних засобів, систем та мереж.	ПРН1
Мати навички проведення експериментів, збирання даних та моделювання в комп'ютерних системах.	ПРН2
Знати новітні технології в галузі комп'ютерної інженерії	ПРН3
Вміти розв'язувати задачі аналізу та синтезу засобів, характерних для спеціальності	ПРН7
Вміти ідентифікувати, класифікувати та описувати роботу комп'ютерних систем та їх компонентів.	ПРН13
Вміти оцінювати отримані результати та аргументовано захищати прийняті рішення.	ПРН16

Очікувані результати навчання, які повинні бути досягнуті здобувачами освіти після опанування навчальної дисципліни «Комп'ютерна логіка»:

Очікувані результати навчання з дисципліни	Шифр ПРН
Знання форм та методів подання чисел в ЕОМ, алгоритмів виконання основних арифметичних та логічних операцій над ними у різних системах числення; логічних основ цифрових автоматів на основі булевої алгебри; методів синтезу комбінаційних та послідовнісних цифрових автоматів на елементах різних базисів.	ПРН1, ПРН2, ПРН3,
Вміння розробляти алгоритми виконання основних арифметичних операцій для різних систем числення, в різних кодах з оцінкою точності; виконувати перетворення булевих функцій в різних базисах; проводити мінімізацію абстрактних та структурних цифрових автоматів; складати на цій основі структурні схеми комбінаційних цифрових автоматів та автоматів з пам'яттю.	ПРН7, ПРН13, ПРН16

5. ЗАСОБИ ДІАГНОСТИКИ ТА КРИТЕРІЇ ОЦІНЮВАННЯ РЕЗУЛЬТАТІВ НАВЧАННЯ

Робоча програма з дисципліни «Комп'ютерна логіка» складається з чотирьох модулів. Використовуються методи усного контролю та письмового контролю. Поточний контроль передбачає: опитування студентів під час захисту лабораторних робіт та опитування на лекціях; контрольні роботи, індивідуальні (розрахункові), самостійні та тестові завдання. Підсумковий контроль передбачає залік в третьому семестрі та екзамен – у четвертому семестрі, а також захист курсової роботи.

Для контролю знань розроблено: перелік теоретичних питань, (наведено в додатку); завдання для самостійної роботи, зі змістом яких студенти ознайомлюються на початку семестру.

Оцінка ECTS, яку студент отримує після вивчення кредитного модуля дисципліни, визначається відповідно до рейтингу студента. Рейтинг студента з кредитного модуля складається з балів, що він отримує протягом семестру за такі види робіт:

1. Модульна контрольна робота (МКР) тривалістю по 2 академічних години. Максимальна кількість балів за МКР – 50 балів.

2. Виконання практичних (лабораторних) робіт, максимальна кількість балів за вид роботи – 40 балів.

Бали із індивідуальної та самостійної роботи студентів нараховуються за: підготовку рефератів, модернізацію завдань, за творчий підхід до виконання завдань, виконання завдань із удосконалення дидактичних матеріалів з дисципліни: 0-10 балів за кожен модуль.

Сума вагових балів контрольних заходів протягом семестру: 100 балів. Необхідною умовою допуску до іспиту є відсутність заборгованостей з лабораторних робіт та зарахування контрольних робіт. В кінці дисципліни виводиться рейтинговий бал, який визначається як середньоарифметичне балів з двох модулів.

Розподіл балів, які отримують студенти за модуль приведені в таблицях.

Розподіл балів, які отримують здобувачі вищої освіти (модуль 1)

Практичні роботи					Самостійна робота	Письмова контрольна робота	Сума
Змістовий модуль 1			Змістовий модуль 2				
T1	T2	T3	T1	T2	10	50	100
7	8	7	8	10			

Розподіл балів, які отримують здобувачі вищої освіти (модуль 2)

Практичні роботи					Самостійна робота	Письмова контрольна робота	Сума
Змістовий модуль 3			Змістовий модуль 4		10	50	100
T1	T2	T3	T1	T2			
6	8	10	10	6			

Розподіл балів, які отримують здобувачі вищої освіти (модуль 3)

Лабораторні роботи						Самостійна робота	Письмова контрольна робота	Сума
Змістовий модуль 5				Змістовий модуль 6		10	50	100
T1	T2	T3	T4	T1	T2			
5	8	6	6	10	5			

Розподіл балів, які отримують здобувачі вищої освіти (модуль 4)

Лабораторні роботи						Самостійна робота	Письмова контрольна робота	Сума
Змістовий модуль 7			Змістовий модуль 8			10	50	100
T1	T2	T3	T1	T2	T3			
8	6	10	6	5	5			

Оцінювання окремих видів навчальної роботи з дисципліни

Вид діяльності здобувача вищої освіти	Модуль 1		Модуль 2		Модуль 3		Модуль 4	
	Кількість	Максимальн а кількість балів (сумарна)	Кількість	Максимальн а кількість балів (сумарна)	Кількість	Максимальн а кількість балів (сумарна)	Кількість	Максимальн а кількість балів (сумарна)
Практичні (семінарські) заняття	7	40	8	40	-	-	-	-
Лабораторні заняття (допуск, виконання та захист)	2	15	3	25	5	40	5	40
Самостійна робота	1	10	1	10	1	10	1	10
Модульна контрольна робота	1	50	1	50	1	50	1	50
Разом		100		100		100		100

Критерії оцінювання модульної контрольної роботи

Модульна контрольна робота містить шість завдань. Перші два завдання включають теоретичний матеріал і, в залежності від відповіді студента на питання, вони оцінюються від 0 до 10 балів за кожне питання. Наступні 4 завдання – це практична частина, за допомогою якої можна дізнатись про засвоєння матеріалу. Третє та четверте завдання цієї частини оцінюються від 0 до 7 балів, а п'яте та шосте – від 0 до 8 балів за кожне. Максимальна кількість балів за модульну контрольну роботу дорівнює 50 балів.

Критерії оцінювання підсумкового семестрового контролю

До складання екзамену допускаються лише студенти, які мають рейтинговий бал не менше 35. Екзамен з навчальної дисципліни студент може не складати, якщо він склав усі модулі та його влаштовує рейтингова оцінка. Студенти, які мають рейтинговий бал від 35 до 59 іспит складають обов'язково. Студент може підвищити на екзамені оцінку, при цьому рейтингова оцінка не може бути зменшена.

За результатами виконання студентом навчальної програми впродовж семестру рекомендується виставляти заліки та екзамени без додаткового опитування за такою шкалою:

Сумарні бали	Оцінка ECTS	Екзамен (диф. залік)	Залік
90 – 100	A	Відмінно	Зараховано
82 – 89	B	Добре	
74 – 81	C		
64 – 73	D	Задовільно	
60 – 63	E		
35 – 59	FX	Незадовільно з можливістю повторного складання	Незараховано з можливістю повторного складання
1 – 34	F	Незадовільно з обов'язковим повторним вивченням дисципліни	Незараховано з обов'язковим повторним вивченням дисципліни

6. ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

6.1 Зміст навчальної дисципліни

Змістовний модуль № 1. Системи числення

Тема 1. Вступ. Предмет курсу «Основи комп'ютерної арифметики» Що таке комп'ютерна арифметика? Загальна характеристика операційних ресурсів комп'ютерів і комп'ютерних систем. Поняття алгоритму. Граф-схеми алгоритмів. Операнди та операції над ними.

Тема 2. Системи числення і подання інформації в ЕОМ. Непозиційні і позиційні системи числення. Однорідні позиційні і непозиційні системи числення. Канонічні системи числення: симетричні, зміщені і кососиметричні. Надлишкові і неканонічні системи числення. Кодовані позиційні системи числення. Вибір системи числення для застосування в ЕОМ. Властивості кодованих позиційних систем числення: зваженість, упорядкованість, парність, доповнюваність і однозначність.

Системи числення спеціального призначення. Символічні системи числення..

Тема 3. Переведення числової інформації із однієї позиційної системи числення в іншу. Переведення цілих та дробових чисел із однієї позиційної системи числення в іншу. Алгоритм безпосередньої заміни. Розрахунковий метод. Використання проміжкової системи числення. Алгоритми переведення чисел в системи числення, які використовуються в спеціалізованих ККС. Переведення чисел із позиційної системи числення в СЗК і навпаки.

Змістовний модуль № 2. Основи комп'ютерної арифметики

Тема 1. Подання чисел в комп'ютерах і комп'ютерних системах. Подання від'ємних чисел в комп'ютерній арифметиці. Прямий, обернений і доповняльний коди. Переповнення розрядної сітки і способи його виявлення. Форми комп'ютерного подання чисел.

Тема 2. Алгоритми виконання арифметичних операцій. Різновиди і алгоритми виконання операцій зсуву. Алгоритми додавання-віднімання чисел, поданих з фіксованою комою, на двійкових суматорах прямого, оберненого і доповняльного кодів. Алгоритми додавання-віднімання чисел, поданих у формі з плаваючою комою. Похибки виконання арифметичних операцій.

Змістовний модуль № 3. Виконання операцій множення та ділення на двійкових суматорах та в цифрових автоматах

Тема 1. Виконання операцій множення на двійкових суматорах. Загальні відомості про операції множення. Методи множення двійкових чисел. Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі прямого коду. Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі доповняльного коду. Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі оберненого коду. Особливості множення чисел, поданих у формі з плаваючою комою. Методи прискорення операцій множення.

Тема 2. Виконання операцій ділення на двійкових суматорах. Методи ділення двійкових чисел. Ділення чисел, поданих у формі з фіксованою комою, на двійкових суматорах оберненого і доповняльного кодів. Ділення чисел, поданих у формі з плаваючою комою. Методи прискорення ділення. Операція добування квадратного кореня.

Тема 3. Виконання операцій над десятковими числами в цифрових автоматах. Подання десяткових чисел в Д-кодах. Формальні правила порозрядного додавання в Д-кодах. Подання від'ємних чисел в Д-кодах. Виконання операцій додавання і віднімання чисел Д-кодах. Зсув Д-кодів. Множення чисел в Д-кодах. Ділення чисел в Д-кодах. Переведення чисел в Д-кодах. Добування квадратного кореня в Д-кодах.

Змістовний модуль № 4. Арифметичні операції в системах спеціального призначення

Тема 1. Виконання арифметичних операцій в системах спеціального призначення. Арифметичні операції в системі числення з цифрами 1, $\bar{1}$. Арифметичні операції в системі залишкових класів.

Тема 2. Контроль виконання операцій. Загальні положення. Вибір модуля для контролю. Контроль логічних операцій. Контроль арифметичних операцій.

Змістовний модуль № 5. Булева алгебра і цифрова електроніка

Тема 1. Булеві функції. Деякі поняття і означення булевої алгебри. Способи задання булевих функцій. Булеві функції від однієї і двох змінних. Принцип суперпозицій булевих функцій. Аксиоми та закони булевої алгебри. Пріоритет операцій. Двоїстість.

Тема 2. Аналітичне подання булевих функцій. Диз'юнктивна та кон'юнктивна форми. Канонічний поліном Жегалкіна. Функція Шеффера та Пірса.

Тема 3. Функціонально повні булеві функції. Класи функцій. Функціональна повнота булевих функцій.

Тема 4. Розкладання логічних функцій за k-змінними. Диз'юнктивне та кон'юнктивне розкладання. Зв'язок між ДДНФ та ДКНФ. Канонічні форми подання булевих функцій.

Змістовний модуль № 6. Мінімізація булевих функцій

Тема 1. Мінімізація булевих функцій. Метод карт Карно (діаграм Вейча). Метод K-карт. Аналітичний метод. Метод Квайна-Мак-Класкі. Метод Петрика.

Тема 2. Мінімізація частково визначених булевих функцій. Мінімізація функцій в базисах I-HE і ABO-HE.

Змістовний модуль № 7. Проектування комбінаційних схем

Тема 1. Проектування комбінаційних схем. Основні поняття та визначення. Проектування напівсуматорів та повних двійкових суматорів.

Тема 2. Проектування комбінаційних схем на шифраторах і дешифраторах.

Тема 3. Проектування комбінаційних схем на мультиплексорах і демультиплексорах. Застосування мультиплексорів для реалізації логічних функцій.

Змістовний модуль № 8. Проектування цифрових автоматів з пам'яттю

Тема 1. Асинхронні та синхронні RS-тригери. Визначення та призначення тригерів. Класифікація тригерів. Таблиця переходів і логічні рівняння RS-тригерів. Асинхронний RS-тригер з прямими входами. Асинхронний RS-тригер з інверсними входами. Синхронний RS-тригер на елементах ABO-HE. Синхронний RS-тригер на елементах I-HE.

Тема 2. Тригери типів JK, T, D. Таблиця переходів і логічне рівняння JK-тригера. Таблиця переходів і логічне рівняння T-тригера. Таблиця переходів і логічне рівняння D-тригера.

Тема 3. Абстрактні цифрові автомати з пам'яттю. Основні поняття та визначення. Автомати Мілі та Мура. Кодування автоматів. Вибір елементів пам'яті. Структурний синтез автоматів з пам'яттю.

6.2 Структура навчальної дисципліни

Назви змістових модулів і тем	Кількість годин					
	Денна форма					
	Усього	у тому числі				
Лекції		Практичні	Лабораторні	Індив. робота	Самостійна робота	
1	2	3	4	5	6	7
Модуль 1						
Змістовний модуль № 1. Системи числення						
Тема 1. Вступ. Предмет курсу «Основи комп'ютерної арифметики»	2	2				
Тема 2. Системи числення і подання інформації в ЕОМ.	14	4	2			8
Тема 3. Переведення числової інформації із однієї позиційної системи числення в іншу.	20	4	2	4		10
Разом за змістовим модулем 1	36	10	4	4		18
Змістовний модуль № 2. Основи комп'ютерної арифметики						
Тема 1. Представлення чисел в комп'ютерах і комп'ютерних системах.	12	2	2	2		6
Тема 2. Алгоритми виконання арифметичних операцій.	18	2	2	2		12
Разом за змістовим модулем 2	30	4	4	4		18
Разом за модулем 1	66	14	8	8		36
Модуль 2						
Змістовний модуль № 3. Виконання операцій множення та ділення на двійкових суматорах						
Тема 1. Виконання операцій множення на двійкових суматорах.	16	4	2	2		8
Тема 2. Виконання операцій ділення на двійкових суматорах.	14	4	2	2		6

Тема 3. Виконання операцій над десятковими числами на двійкових суматорах.	11	2	2	2		5
Разом за змістовим модулем 3	41	10	6	6		19
Змістовний модуль № 4. Арифметичні операції в системах спеціального призначення						
Тема 1. Виконання арифметичних операцій в системах спеціального призначення.	14	2	2	4		6
Тема 2. Контроль виконання операцій.	10	4	2			4
Разом за змістовим модулем 4	24	6	4	4		10
Разом за модулем 2	65	16	10	10		29
Модуль 3						
Змістовний модуль № 5. Булева алгебра і цифрова електроніка						
Тема 1. Булеві функції.	6	2				4
Тема 2. Аналітичне подання булевих функцій.	14	2		2	4	6
Тема 3. Функціонально повні булеві функції.	9	1		2	2	4
Тема 4. Розклад логічних функцій за k-змінними.	5	1			2	2
Разом за змістовим модулем 5	34	6		4	8	16
Змістовний модуль № 6. Мінімізація булевих функцій						
Тема 1. Мінімізація булевих функцій.	12	2		2	4	4
Тема 2. Мінімізація частково визначених булевих функцій.	16	2		2	4	8
Разом за змістовим модулем 6	28	4		4	8	12
Разом за модулем 3	62	10		8	16	28
Модуль 4						
Змістовний модуль № 7. Проектування комбінаційних схем						
Тема 1. Проектування комбінаційних схем.	8	2		2	2	2
Тема 2. Проектування комбінаційних схем на шифраторах і дешифраторах.	12	4		2	2	4
Тема 3. Проектування комбінаційних схем на мультиплексорах і демультимплексорах.	12	2		2	4	4
Разом за змістовим модулем 7	32	8		6	8	10
Змістовний модуль № 8. Проектування цифрових автоматів з пам'яттю						
Тема 1. Асинхронні та синхронні RS-тригери.	10	2		2	2	4
Тема 2. Тригери типів JK, T, D.	10	2		2	2	4
Тема 3. Абстрактні цифрові автомати з пам'яттю.	10	2		2	2	4
Разом за змістовим модулем 8	30	6		6	6	12
Разом за модулем 4	62	14		12	14	22
Всього	255	54	18	38	30	115

6.3 Теми практичних занять

№ з/п	Назва теми	Кількість годин
1.	Алгоритми переводу чисел із однієї системи числення до іншої	2
2.	Різновидності алгоритми виконання операції зсуву	2
3.	Арифметичні та алгоритмічні аспекти реалізації операції додавання-віднімання операндів із знаками в різних форматах	2
4.	Основні алгоритми виконання операції множення. Алгоритми прискореного машинного множення	2
5.	Множення в надлишкових системах числення та множення в доповняльному коді	2
6.	Основні алгоритми ділення в ЕОМ. Прискорене ділення в ЕОМ	2
7.	Ділення в доповняльному коді	2
8.	Операції в системах числення з довільною основою та в двійково-кодованих системах	2
9.	Алгоритмічні основи контролю арифметичних операцій	2
	Разом	18

6.4 Теми лабораторних занять

№ з/п	Назва теми	Кількість годин
1	Переведення числової інформації з однієї позиційної системи числення в іншу.	4
2	Представлення чисел в комп'ютерах і комп'ютерних системах.	2
3	Алгоритми виконання арифметичних операцій.	2
4	Виконання операцій множення на двійкових суматорах.	4
5	Виконання операцій над десятковими числами на двійкових суматорах.	2
6	Виконання арифметичних операцій в системах спеціального призначення.	4
7.	Елементи математичної логіки. Побудова комбінаційних схем в середовищі проектування Max+plus II.	4
8.	Мінімізація булевих функцій. Метод карт Карно . Метод К-карт.	4
9.	Мінімізація булевих функцій. Аналітичний метод. Метод Квайна-Мак-Класкі. Метод Петрика	2
10.	Мінімізація частково визначених булевих функцій. Мінімізація функцій в базисах I-HE і АБО-HE	2
11.	Проектування комбінаційних схем. Напівсуматори. Повні двійкові суматори. Двійково-десяткові суматори	2
12.	Проектування комбінаційних схем на шифраторах і дешифраторах, мультиплексорах і де мультиплексорах	4
13.	Проектування тригерів та цифрових автоматів з пам'яттю	2
	Разом	38

6.5 Самостійна робота

№ з/п	Назва теми	Кількість годин
1	Системи числення спеціального призначення. Символічні системи числення.	8
2	Алгоритми переведення чисел в системи числення, які використовуються в спеціалізованих ККС.	10
3	Переповнення розрядної сітки і способи його виявлення. Форми комп'ютерного представлення чисел.	4
4	Алгоритми додавання-віднімання чисел, поданих у формі з плаваючою комою.	8
5	Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі оберненого коду.	4
6	Виконання операцій додавання і віднімання чисел Д-кодах. Зсув Д-кодів.	6
7	Арифметичні операції в системі залишкових класів.	6
8	Контроль логічних операцій. Контроль арифметичних операцій.	4
9	Принцип суперпозицій булевих функцій. Аксиоми та закони булевої алгебри. Пріоритет операцій.	4
10	Диз'юнктивна та кон'юнктивна форми.	4
11	Функціональна повнота булевих функцій. Зв'язок між ДДНФ та ДКНФ. Канонічні форми представлення булевих функцій.	6
12	Мінімізація частково визначених булевих функцій. Мінімізація функцій в базисах I-НЕ і АБО-НЕ.	6
13	Проектування напівсуматорів та повних двійкових суматорів.	8
14	Проектування комбінаційних схем на шифраторах та дешифраторах.	10
15	Проектування комбінаційних схем на мультиплексорах і демультиплексорах.	10
16	Асинхронний RS-тригер з прямими входами. Асинхронний RS-тригер з інверсними входами.	4
17	Таблиця переходів і логічне рівняння T-тригера.	5
18	Вибір елементів пам'яті. Структурний синтез автоматів з пам'яттю.	8
	Разом	115

6.6 Індивідуальні завдання

При вивченні дисципліни “Комп’ютерна логіка” (IV семестр) виконується курсова робота. Курсова робота виконується за індивідуальним завданням. Вона призначена для закріплення і практичного застосування знань, вмінь та навичок, одержаних студентами за час вивчення дисципліни.

Індивідуальне завдання видається студентам у відповідності з варіантом роботи і включає таблиці істинності для функцій f_1 , f_2 , f_3 , f_4 ; номери J наборів, для яких функції вважаються невизначеними для п.5.4; запис логічної схеми алгоритму для побудови мікропрограмного автомату.

Індивідуальні завдання додаються.

Індивідуальне завдання на розробку включає в себе наступні розділи:

РОЗДІЛ I. СИНТЕЗ КОМБІНАЦІЙНИХ СХЕМ

1. Булеві функції f_1 , f_2 , f_3 , f_4 представити за допомогою таблиць істинності. Перевірити наявність фіктивних аргументів у функції f_3 та f_4 , аналізуючи відповідні таблиці істинності.

2. Булеві функції представити у вигляді таких канонічних форм:

2.1. Функцію f_1 у ДДНФ;

2.2. Функцію f_2 у ДКНФ;

2.3. Функцію f_3 у вигляді поліному Жегалкіна.

3. Виконати мінімізацію булевих функцій:

3.1. Функції f_1 та f_2 - методом К-карт;

3.2. Функцію f_2 - методом Квайна - Мак-Класкі;

3.3. Функції f_3 та f_4 за допомогою карт Карно (діаграм Вейча), при цьому значення функцій на наборах з номерами J вважати невизначеними. Мінімізацію логічної функції проводити із перевіркою правильності мінімізації за допомогою Мах+plus II.

3.4. Розробити логічні схеми для реалізації частково визначених логічних функцій F від 4-х аргументів, заданих таблицями істинності(табл.4). Значення функцій при не вказаних комбінаціях значень аргументів необхідно довизначити для одержання схеми з мінімальним числом елементів. Мінімізацію логічної функції проводити за допомогою К-карт із перевіркою правильності мінімізації за допомогою Мах+plus II.

4. Провести синтез комбінаційних схем, що реалізують булеві функції:

4.1. Функцію f_2 у базисі І-НЕ та виконати реалізацію в Max+plus II;

4.2. Функцію f_3 у базисі АБО-НЕ та виконати реалізацію в Max+plus II.

5. Виконати синтез комбінаційних схем, які реалізують наступні булеві функції:

5.1. Функцію f_4 за допомогою повних дешифраторів із чотирма входами;

5.2. Функцію f_4 за допомогою повних дешифраторів із трьома входами;

5.3. Функцію f_1 за допомогою мультиплексорів із чотирма адресними входами;

5.4. Функцію f_2 за допомогою мультиплексорів із трьома адресними входами;

5.5. Функцію f_3 за допомогою мультиплексорів із двома адресними входами.

Реалізацію даних функцій виконати в системі проектування Max+plus II.

РОЗДІЛ II. СИНТЕЗ АБСТРАКТНИХ АВТОМАТІВ

Індивідуальне завдання: спроектувати блок керування на базі мікропрограмного автомату для схеми множення 4- та 8-розрядних додатних чисел методом послідовного додавання. Допускається використання вбудованих або самостійно спроектованих суматорів, лічильників, компараторів, регістрів, тригерів та логічних елементів (*AND, OR, XOR, NOT, NAND* тощо).

Вимоги до автомату: тип – Мура, тип тригерів – синхронні JK-тригери.

Середовище розробки: САПР *MAX+PLUS II*.

7. ІНСТРУМЕНТИ, ОБЛАДНАННЯ ТА ПРОГРАМНЕ ЗАБЕЗПЕЧЕННЯ, ВИКОРИСТАННЯ ЯКИХ ПЕРЕДБАЧАЄ НАВЧАЛЬНА ДИСЦИПЛІНА

Лабораторні роботи виконуються на персональних комп'ютерах із встановленою операційною системою Windows, Linux.

Програмне забезпечення: середовище проектування Max+plus II.

8 РЕКОМЕНДОВАНІ ЛІТЕРАТУРНІ ДЖЕРЕЛА

Основна література

1. Король І.Ю., Тютюнникова Г.С. Методичні вказівки та завдання до лабораторних робіт з курсу „Комп’ютерна логіка” для студентів 2-го курсу інженерно-технічного факультету, напряму підготовки „Комп’ютерна інженерія”. Ужгород: Вид-во ПП «АУТДОР-ШАРК», 2019. 68с.
2. Тютюнникова Г.С., Гедеон Г.О. Методичні вказівки та завдання до виконання практичних робіт з дисципліни „Комп’ютерна логіка” для студентів 2-го курсу інженерно-технічного факультету, спеціальності 123 – „Комп’ютерна інженерія”. Ужгород: Вид-во ПП «АУТДОР-ШАРК», 2022. 52с.
3. Тютюнникова Г.С., Гедеон Г.О. Комп’ютерна арифметика: методичні вказівки та завдання до виконання лабораторних робіт з дисципліни «Комп’ютерна логіка» для студентів 2-го курсу спеціальності «Комп’ютерна інженерія». Ужгород: Вид-во ПП «АУТДОР-ШАРК», 2023. 52с.
4. Бондаренко М.Ф., Білоус Н.В., Руткас А.Г. Комп’ютерна дискретна математика: підручник. Харків: Вид-во «СМІТ», 2004. 480 с.
5. Матвієнко М.П. Дискретна математика: Підручник. – Київ: Видавництво «Ліра», К. 2017. – 324 с.

Допоміжна література

1. Гавриленко С.Ю., Клименко А.М. Комп’ютерна логіка. Лабораторний практикум: навч-метод. посібник. Харків: НТУ "ХПІ", 2015. 74с.
2. Козловський А.В., Паночишин Ю.М., Погріщук Б.В. Комп’ютерна техніка та інформаційні технології. Навчальний посібник / А.В. Козловський, Ю.М. Паночишин, Б.В. Погріщук. – К.: Вид-во "Знання", 2012. – 463 с.
3. Кравчук С.О., Шонін В.О. Основи комп’ютерної техніки. Київ: Політехніка, 2005. 344 с.
4. Рябенський В.М., Ушкаренко О.О. MAX+PLUS II. Основи проектування цифрових пристроїв на ПЛІС. Київ: «Корнійчук», 2004. 253 с.
5. Федоренко Н.Д. Дискретна математика: навчальний посібник у двох частинах / Н.Д. Федоренко та ін. – Ч. 1. – К.: КНУБА, 2014 – 104 с.

Перелік теоретичних питань та практичних завдань до модульного контролю

Теоретичні питання

Модуль 1

1. Що таке комп'ютерна арифметика? Загальна характеристика операційних ресурсів комп'ютерів і комп'ютерних систем.
2. Поняття алгоритму. Граф-схеми алгоритмів. Операнди та операції над ними.
3. Непозиційні і позиційні системи числення. Однорідні позиційні і непозиційні системи числення.
4. Канонічні системи числення: симетричні, зміщені і кососиметричні.
5. Надлишкові і неканонічні системи числення.
6. Кодовані позиційні системи числення. Вибір системи числення для застосування в ЕОМ.
7. Властивості кодованих позиційних систем числення: зваженість, упорядкованість, парність, доповнюваність і однозначність.
8. Системи числення спеціального призначення. Символічні системи числення. Системи числення з ірраціональними основами.
9. Переведення цілих та дробових чисел із однієї позиційної системи числення в іншу. Алгоритм безпосередньої заміни.
10. Переведення цілих та дробових чисел із однієї позиційної системи числення в іншу. Розрахунковий метод.
11. Алгоритми переведення чисел в системи числення, які використовуються в спеціалізованих ККС.
12. Переведення чисел із позиційної системи числення в СЗК і навпаки.
13. Представлення від'ємних чисел в комп'ютерній арифметиці. Прямий, обернений і доповняльний коди.
14. Переповнення розрядної сітки і способи його виявлення.
15. Форми комп'ютерного представлення чисел.
16. Різновиди і алгоритми виконання операцій зсуву.
17. Алгоритми додавання-віднімання чисел, поданих з фіксованою комою, на двійкових суматорах прямого, оберненого і доповняльного кодів.
18. Алгоритми додавання-віднімання чисел, поданих у формі з плаваючою комою.
19. Похибки виконання арифметичних операцій.

Модуль 2

1. Загальні відомості про операції множення. Методи множення двійкових чисел.
2. Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі прямого коду.
3. Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі доповняльного коду.
4. Множення чисел, поданих у формі з фіксованою комою, на двійковому суматорі оберненого коду.
5. Особливості множення чисел, поданих у формі з плаваючою комою.

6. Методи прискорення операцій множення.
7. Методи ділення двійкових чисел. Ділення чисел, поданих у формі з фіксованою комою, на двійкових суматорах оберненого і доповняльного кодів.
8. Ділення чисел, поданих у формі з плаваючою комою. Методи прискорення ділення.
9. Операція добування квадратного кореня.
10. Арифметичні операції в системі числення з цифрами 1, $\bar{1}$.
11. Арифметичні операції в системі залишкових класів.
12. Загальні положення. Вибір модуля для контролю. Контроль логічних операцій. Контроль арифметичних операцій.

Модуль 3

1. Булеві функції. Деякі поняття і означення булевої алгебри.
2. Способи задання булевих функцій.
3. Булеві функції від однієї і двох змінних. Принцип суперпозицій булевих функцій.
4. Аксиоми та закони булевої алгебри. Пріоритет операцій. Двоїстість.
5. Аналітичне подання булевих функцій. Диз'юнктивна та кон'юнктивна форми. Канонічний поліном Жегалкіна.
6. Функція Шеффера та Пірса.
7. Функціонально повні булеві функції. Класи функцій. Функціональна повнота булевих функцій.
8. Розкладання логічних функцій за k-змінними. Диз'юнктивне та кон'юнктивне Розкладання.
9. Зв'язок між ДДНФ та ДКНФ. Канонічні форми подання булевих функцій.
10. Мінімізація булевих функцій. Метод карт Карно (діаграм Вейча). Метод K-карт.
11. Аналітичний метод. Метод Квайна-Мак-Класкі. Метод Петрика.
12. Мінімізація частково визначених булевих функцій. Мінімізація функцій в базисах I-НЕ і АБО-НЕ.

Модуль 4

1. Проектування комбінаційних схем. Основні поняття та визначення.
2. Проектування напівсуматорів та повних двійкових суматорів.
3. Проектування комбінаційних схем на шифраторах і дешифраторах.
4. Проектування комбінаційних схем на мультиплексорах і демультиплексорах.
5. Застосування мультиплексорів для реалізації логічних функцій.
6. Асинхронні та синхронні RS-тригери. Визначення та призначення тригерів. Класифікація тригерів.
7. Таблиця переходів і логічні рівняння RS-тригерів. Асинхронний RS-тригер з прямими входами. Асинхронний RS-тригер з інверсними входами.
8. Синхронний RS-тригер на елементах АБО-НЕ.
9. Синхронний RS-тригер на елементах I-НЕ.
10. Тригери типів JK, T, D. Таблиця переходів і логічне рівняння JK-тригера.
11. Таблиця переходів і логічне рівняння T-тригера. Таблиця переходів і логічне рівняння D-тригера.
12. Абстрактні цифрові автомати з пам'яттю. Основні поняття та визначення. 13. Автомати Мілі та Мура. Кодування автоматів. Вибір елементів пам'яті. 14. Структурний синтез автоматів з пам'яттю.

Перелік практичних завдань для самостійної роботи студента

Завдання 1. Для двійкової зміщеної системи числення з цифрами $\{0,1\}$ і зі штучним порядком ваг, що задається як $**\#421$, де $\#$ - номер академгрупи (1,2,3,...), $**$ – дві останніх цифри номера студентського квитка (залікової книжки) студента, утворити всі можливі цілі додатні числа.

Завдання 2. Утворити цілі десяткові числа A, B, C і D за наступними правилами:

$$A = 2^7 + (\#-1)2^4 + **, \quad B = 2^8 - (\#-1)2^4 - **, \\ C = 2^7 + (\#-1)2^4 + @, \quad D = 2^8 - (\#-1)2^4 - @,$$

Якщо, наприклад, $\#=3$, $**=13$, то $A=128+(3-1)16+13=173$. Тут $@$ дорівнює сумі цифр у числі $\#19**$, (наприклад, якщо число $\#19**$ складає 31916, то $@=3+1+9+1+6=20$).

Утворити дробові десяткові числа X, Y, V і W за наступними правилами:

$$X = A2^{-8}, \quad Y = B2^{-8}, \quad . \\ V = C2^{-8}, \quad W = D2^{-8}.$$

обмежившись 6-ма десятковими цифрами після коми.

Завдання 3. Перевести цілі числа A, B, C і D у двійкову систему числення, використовуючи цифрові діаграми станів регістрів.

Завдання 4. Перевести дробові числа X, Y, V і W у двійкову систему числення, використовуючи цифрові діаграми станів регістрів і обмежившись у всіх випадках 8-ма двійковими розрядами після коми.

Завдання 5. У цілих і дробовим (без врахування 0 цілих) двійкових числах, отриманих при виконанні завдань 4 і 5, замінити всі цифри на інверсні (тобто, 1 на 0 і 0 на 1). Знову отримані числа позначити як $A', B', C', D', X', Y', V', W'$.

Завдання 6. Перевести двійкові цілі числа A', B', C', D' в десяткову систему числення, використовуючи цифрові діаграми станів регістрів.

Завдання 7. Перевести двійкові дробові числа X', Y', V', W' в десяткову систему числення, використовуючи цифрові діаграми станів регістрів і обмежившись 6-ма десятковими цифрами після коми.

Завдання 8. Утворити суми цілих десяткових чисел вигляду $A+A', \dots, D+D'$. Якщо абсолютна величина різниці між отриманою сумою і деяким найближчим додатним цілим ступенем числа 2 перевищує одиницю, то в попередніх перетвореннях допущена помилка. Її необхідно знайти й усунути.

Завдання 9. Утворити суми дробових десяткових чисел вигляду $X+X', \dots, W+W'$. Якщо абсолютна величина різниці між отриманою сумою й одиницею перевищує одиницю з вагою молодшого двійкового розряду (тобто, 2^{-8}), то в попередніх перетвореннях допущена помилка. Її необхідно знайти й усунути.

Завдання 10. Перевести в системи з основами 8 і 16 двійкові числа A, B, C, D, X, Y, V, W , отримані при виконанні завдань 4 і 5.

Завдання 11. Перевести числа A, B, C, D зі зміщеної десяткової системи в симетричну або кососиметричну систему з основою k , що визначається як $k = (3 + \text{rest } \#19** \pmod{7}) \pmod{10}$. Для систем з непарним k множина цифр симетрична з

параметром $r = (k-1)/2$, для систем з парним k множина цифр кососиметрична з параметрами $q = (k/2) - 1, g = k/2$.

Наприклад, якщо $\# = 4, ** = 21$, то $k = (3 + \text{rest } 41921 \pmod{7}) \pmod{10} = 8$, а множина цифр має вигляд $\{-3, -2, -1, 0, 1, 2, 3, 4\}$; якщо $** = 20$, то $k = (3 + \text{rest } 41920 \pmod{7}) \pmod{10} = 7$, а множина цифр має вигляд $\{-3, -2, -1, 0, 1, 2, 3\}$.

Завдання 12. Перевести в систему з основою -2 числа $A, -B, C, -D, X, -Y, V, -W$, отримані при виконанні завдань 4 і 5.

Завдання 13. Вважаючи числа $A', B', C', D', X', Y', V', W'$, отримані при виконанні завдання 6, записаними в системі з основою -2 , перевести ці числа в двійкову систему.

Завдання 14. Перевести в СЗК з модулями $3, 5, 7, 11$ десяткові числа A, B, C, D , отримані при виконанні завдання 3.

Завдання 15. Утворити в СЗК числа A'', B'', C'', D'' шляхом знаходження залишків окремих цифр десяткових чисел A, B, C, D за основами $3, 5, 7$ і всього числа за основою 11 (наприклад, якщо $C = 567$, то $C'' = (\text{rest } 5 \pmod{3}, \text{rest } 6 \pmod{5}, \text{rest } 7 \pmod{7}, \text{rest } 567 \pmod{11}) = (2, 1, 0, 6)$).

Завдання 16. Перевести числа A'', B'', C'', D'' із СЗК у десяткову систему використовуючи алгоритм ортогональних базисів і основи $3, 5, 7, 11$.

Завдання 17. Записати в прямому, оберненому і доповняльному кодах двійкові числа $+A, -A, +B, -B, \dots, +W, -W$, отримані при виконанні завдань 4 і 5. Результат представити у вигляді наступної таблиці.

Числа	Прямий код	Обернений код	Доповняльний код
+A			
-A			

Завдання 18. Скласти цифрові діаграми виконання операцій $A+B, -B+C, C-D, -C-A, X+Y, -Y+V, V-W, -W-X$ з використанням модифікованих оберненого і доповняльного кодів. Відзначити можливі випадки переповнення розрядної сітки.

Завдання 19. Скласти цифрові діаграми множення двійкових чисел X на Y і V на W за першим основним алгоритмом. (Примітка: у завданнях 20...25 у кожній парі операндів першим зазначений множник, другим – множене).

Завдання 20. Скласти цифрові діаграми множення двійкових чисел X на V і Y на W за другим основним алгоритмом.

Завдання 21. Скласти цифрові діаграми множення двійкових чисел X на W і Y на V за третім основним алгоритмом.

Завдання 22. Скласти цифрові діаграми множення двійкових чисел V на X і W на Y за четвертим основним алгоритмом.

Завдання 23. Скласти цифрові діаграми множення двійкових чисел X на $-W$ і Y на $-V$ у доповняльному коді з обробкою знаків чисел і корекцією результату наприкінці операції.

Завдання 24. Побудувати об'єднану ГСА множення в доповняльному коді зі поєднанням корекції і підсумовування часткових добутоків для різних комбінацій знаків операндів. Скласти цифрові діаграми множення двійкових чисел X на $-Y, -X$

на V і $-Y$ на $-W$ у доповняльному коді з обробкою знаків чисел і корекцією в процесі підсумовування часткових добутоків.

Завдання 25. Скласти цифрові діаграми прискореного множення двійкових чисел X на Y і V на W за алгоритмом з послідовним перетворенням цифр множника, вибравши як множник операнд із великим числом одиниць.

Завдання 26. Скласти цифрові діаграми прискореного множення двійкових чисел X на V і Y на W за алгоритмом з використанням зсуву на 1 і 2 розряди, вибравши як множник операнд із великим числом одиниць.

Завдання 27. Для алгоритму прискореного множення чисел X на Y і V на W з використанням чисел, кратних множеному, скласти цифрові діаграми вважаючи, що в наявності є одно-, дво-, чотири- і вісім-кратні множені, а зсув виконується на чотири розряди.

Завдання 28. Для прискореного (2-го порядку) апаратного алгоритму множення чисел X на W і Y на V скласти цифрові діаграми станів виходів пірамідальної підсумовуючої схеми.

Завдання 29. Скласти цифрові діаграми ділення без відновлення залишку чисел X і Y , а також V і W . Як ділене в кожній парі вибрати менше число, а ділення проводити до одержання дев'яти цифр частки після коми. Потім результат заокруглити до восьми цифр.

Завдання 30. Скласти цифрові діаграми ділення X і V , а також Y і W за алгоритмом прискореного формування груп однакових цифр частки, узявши як ділене менше число в кожній парі. Ділення проводити до одержання дев'яти цифр частки після коми, потім результат заокруглити до восьми цифр.

Завдання 31. Скласти цифрові діаграми ділення в доповняльному коді чисел $-X$ і W , а також V і $-Y$. Як ділене в кожній парі вибрати менше за абсолютною величиною число, а ділення проводити до одержання дев'яти цифр частки після коми, результат потім заокруглити до восьми цифр.

**Результати перегляду
робочої програми навчальної дисципліни**

Робоча програма перезатверджена на 20___ / 20___ н.р. без змін; зі змінами (Додаток ___).
(потрібне підкреслити)

протокол № ___ від «___» _____ 20___ р. Завідувач кафедри _____
(підпис) (Прізвище ініціали)

Робоча програма перезатверджена на 20___ / 20___ н.р. без змін; зі змінами (Додаток ___).
(потрібне підкреслити)

протокол № ___ від «___» _____ 20___ р. Завідувач кафедри _____
(підпис) (Прізвище ініціали)

Робоча програма перезатверджена на 20___ / 20___ н.р. без змін; зі змінами (Додаток ___).
(потрібне підкреслити)

протокол № ___ від «___» _____ 20___ р. Завідувач кафедри _____
(підпис) (Прізвище ініціали)

Робоча програма перезатверджена на 20___ / 20___ н.р. без змін; зі змінами (Додаток ___).
(потрібне підкреслити)

протокол № ___ від «___» _____ 20___ р. Завідувач кафедри _____
(підпис) (Прізвище ініціали)